

HY75502 2 KEYS 电容式触摸按键 规格书 Ver1.0

• 产品描述	1
• 产品特点	1
• 产品应用	1
• 封装脚位图	2
• 脚位定义	2
• AC / DC 特性	2
D.C.特性	3
A.C.特性	3
• 功能描述:	4
• 注意事项:	4
• 应用线路图	5
• 封装说明	6

• 产品描述

提供 2 个触摸感应按键，一对一直接输出(低有效).

• 产品特点

工作电压范围: 3.1V - 5.5V

工作电流: 3mA@3V (正常模式); 12uA@3V 睡眠模式

2 个触摸感应按键

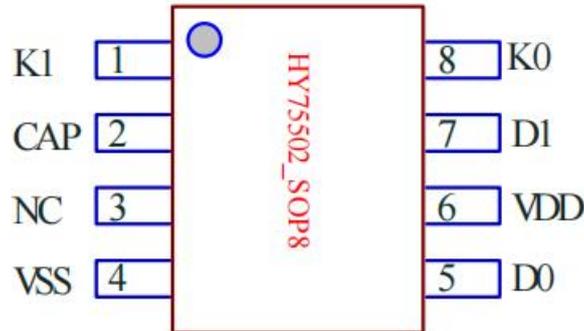
可以经由调整 CAP 脚的外接电容，调整灵敏度，电容越大灵敏度越高

内建 LDO 增加电源的抗干扰能力

• 产品应用

各种大小家电、娱乐产品。

- 封装脚位图(SOP8)



- 脚位定义

脚位	脚位名称	类型	功能描述
1	K1	I	触摸按键脚，串接100-4700欧姆，能提高抗干扰和提高抗静电能力
2	CAP	—	电容须使用 NPO 材质电容或 X7R 材质电容 使用范围：6800pF-33000pF，电容越大灵敏度越高
3	NC	—	空接
4	VSS	P	电源负端
5	D0	O	K0 的状态输出，无按键时为高电平，有按键时为低电平
6	VDD	P	电源正端
7	D1	O	K1 的状态输出，无按键时为高电平，有按键时为低电平
8	K0	I	触摸按键脚，串接100-4700欧姆，能提高抗干扰和提高抗静电能力

- AC / DC 特性

- I COMS 输入
- O COMS 输出
- P 电源

最大绝对额定值

参数	符号	范围	单位
工作温度	Top	-20- +70	°C
储存温度	Tsto	-50- +125	°C
电源电压	VDD	5.5	V
最大输入电压	Vin	Vss-0.3 to Vdd+0.3	V

D.C.特性

(条件 : Ta= 25 ± 3 °C, RH ≤ 65 %, VDD =+ 5V, VSS=0V)

参数	符号	条件	最小值	典型值	最大值	单位
工作电压	VDD		3.1	5	5.5	V
工作电流	IOPR1	VDD=5V		3		mA
输入低电平	VIL1		0		0.3VDD D	V
输入高电平	VIH1		0.7VDD D		VDD	V
输出端口源电流	IOH1	VOH=0.9VDD, @5V		4		mA
输出端口灌电流	IOL1	VOL=0.1VDD, @5V		8		mA

A.C. 特性

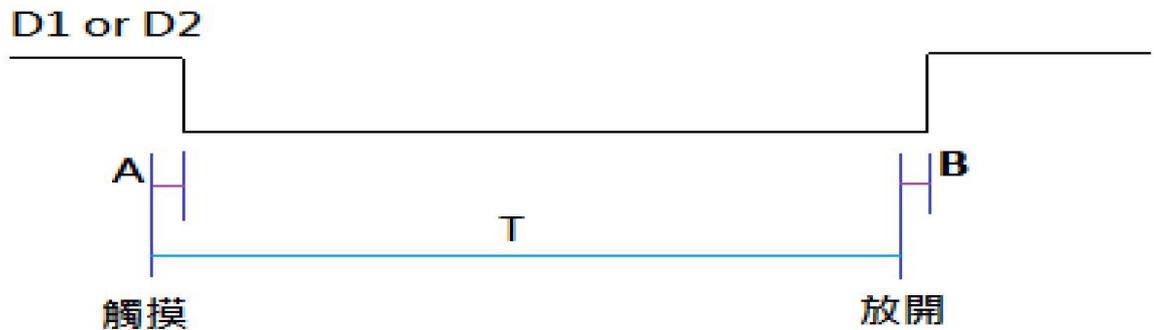
参数	符号	条件	最小值	典型值	最大值	单位
震荡频率	fSYS1	OSC @5v		4		MHz
低电压复位	Vlvr		2.0	2.2	2.4	V

输出指示

提供 2 keys 电容触摸按键，输出采用一对一直接输出，没按键输出高阻（Open Drain），有按键时输出低电平。

● 功能描述：

1. HY75502 用手指按压触摸盘，在 60ms 内输出对应按键的状态。
2. 单键优先判断输出方式处理，如果 K1 已经承认了，需要等 K1 放开后，其它按键才能再被承认，同时间只有一个按键状态会被输出。
3. 具有防呆措施，若是按键有效输出连续超过 16 秒 (T) (根据不同产品应用可由 FuncEdit 修改参数或直接取消此功能)，就会做复位。



&. A & B < 100ms

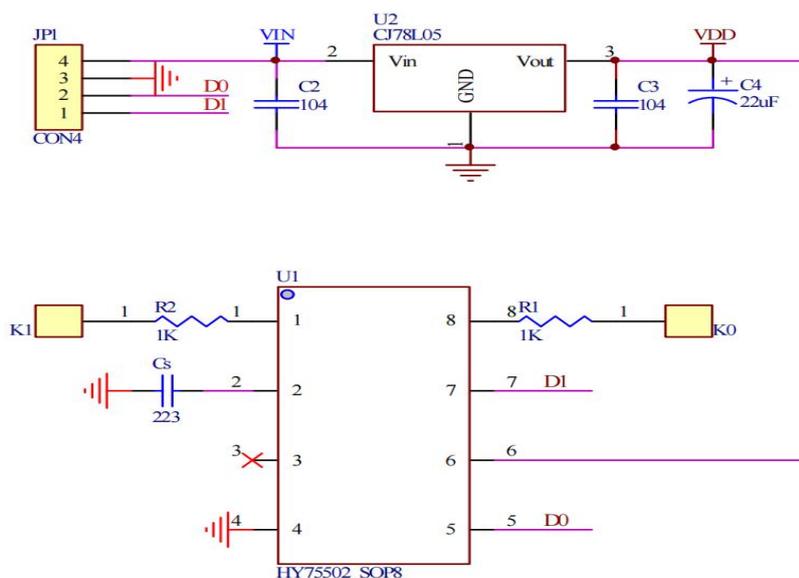
4. 环境调适功能，可随环境的温湿度变化调整参考值，确保按键判断工作正常。

● 注意事项：

1. Cs 电容和灵敏度的关系：
 - ① Cs 电容越小，触摸灵敏度越低
 - ② Cs 电容越大，触摸灵敏度越高
 - ③ Cs 电容值范围在 6800pF (682) — 33000pF(333)之间
 - ④ 由于 Cs 量测的电容，要选择对温度变化系数小，容值特性稳定的电容材质，所以须使用 NPO 材质电容或 X7R 材质电容。
2. 电源的布线 (Layout) 方面，首先要以电路区块划分，触摸 IC 能有独立的走线到电源正端，若无法独立的分支走线，则尽量先提供触摸电路后再连接到其它电路。接地部分也相同，希望能有独立的分支走线到电源的接地点，也就是采用星形接地，如此避免其它电路的干扰，会对触摸电路稳定有很大的提升效果。

3. 单面板 PCB 设计，建议使用感应弹簧片作为触摸盘，以带盘的弹簧片最佳，触摸盘够大才能获得最佳的灵敏度。
4. 若使用双面 PCB 设计，触摸盘（PAD）可设计为圆形或方形，一般建议 12mm x 12mm，与 IC 的连接应该尽量走在触摸感应 PAD 的另外一面；同时连接线应该尽量细，也不要绕远路。
5. PCB 和外壳一定要紧密的贴合，若松脱将造成电容介质改变，影响电容的量测，产生不稳定的现象，建议外壳与 PAD 之间可以采用非导电胶黏合，例如压克力胶 3M HBM 系列。
6. 为提高灵敏度整体的杂散电容要越小越好，触摸 IC 接脚与触摸盘之间的走线区域，在正面与背面都不铺地，但区域以外到 PCB 的周围则希望有地线将触摸的区域包围起来，如同围墙一般，将触摸盘周围的电容干扰隔绝，只接受触摸盘上方的电容变化，地线与区域要距离 2mm 以上。触摸盘 PAD 与 PAD 之间距离也要保持 2mm 以上，尽量避免不同 PAD 的平行引线距离过近，如此能降低触摸感应 PAD 对地的寄生电容，有利于产品灵敏度的提高。
7. 电容式触摸感应是将手指视为导体，当手指靠近触摸盘时会增加对地的路径使杂散电容增加，藉此侦测电容的变化，以判断手指是否有触摸。触摸盘与手指所构成的电容变化与触摸外壳的厚度成反比，与触摸盘和手指覆盖的面积成正比。
8. 外壳的材料也会影响灵敏度，不同材质的面板，其介电常数不同，如 玻璃 > 有机玻璃（压克力）> 塑料，在相同的厚度下，介电常数越大则手指与触摸盘间产生的电容越大，量测时待测电容的变化越大越容易承认按键，灵敏度就越高。

• 应用线路图（SOP8）

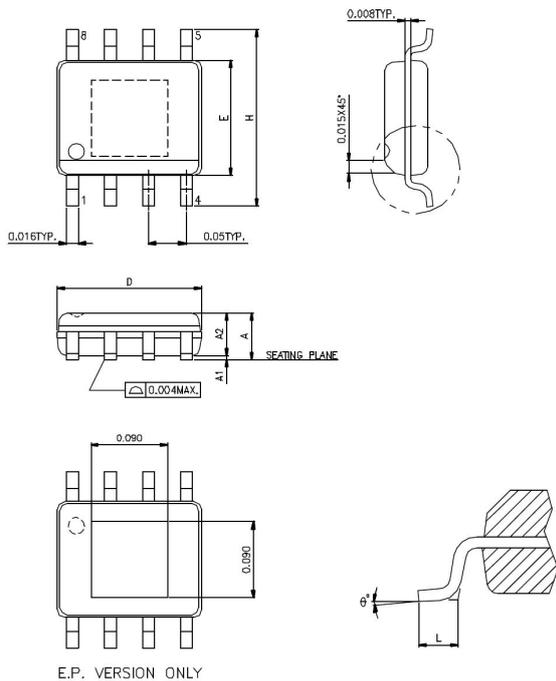


●Cs 外接电容与压克力厚度关系:

以铁片弹簧键，圆型实心直径 12 MM 为例，压克力厚度与 CS 电容的关系如下:

压克力厚度 (mm)	CS	灵敏度设定
1	682	30
2	103	30
3	153	30
4	223	30
5	223	30
10	333	30

此表格仅供参考，不同的 PAD 大小，PCB layout 皆会影响。

● 封装说明 (SOP 8)


SYMBOLS	MIN.	MAX.
A	0.053	0.069
A1	0.004	0.010
A2	-	0.059
D	0.189	0.196
E	0.150	0.157
H	0.228	0.244
L	0.016	0.050
θ°	0	8

UNIT : INCH

NOTES:

1. JEDEC OUTLINE : MS-012 AA / E.P. VERSION : N/A
2. DIMENSIONS "D" DOES NOT INCLUDE MOLD FLASH, PROTRUSIONS OR GATE BURRS. MOLD FLASH, PROTRUSIONS AND GATE BURRS SHALL NOT EXCEED .15mm (.006in) PER SIDE.
3. DIMENSIONS "E" DOES NOT INCLUDE INTER-LEAD FLASH, OR PROTRUSIONS. INTER-LEAD FLASH AND PROTRUSIONS SHALL NOT EXCEED .25mm (.010in) PER SIDE.